



# BECA DE INVESTIGACIÓN

■ Se buscan candidatos para una beca de investigación financiada por:

## Proyecto Europeo del 7<sup>o</sup> Programa Marco

■ Línea de investigación: Desarrollo de un flujo de diseño automatizado para circuitos electrónicos digitales VLSI y FPGAs que implementen controladores empotrados.

■ Lugar de investigación: Universidad de Sevilla – Instituto de Microelectrónica de Sevilla (IMSE-CNM-CSIC).

Requisitos: Ingeniería en Electrónica, Ingeniería de Telecomunicación, Ingeniería Informática, Licenciatura en Física o similares.

Las personas interesadas pueden contactar con el Dr. Antonio Acosta ([acojim@imse-cnm.csic.es](mailto:acojim@imse-cnm.csic.es))