

Palabras clave **Diseño analógico, mixto y de radio frecuencia; Circuitos integrados en tecnologías CMOS nanométricas; Técnicas de calibración y autoajuste; Técnicas de testado**

Fecha límite **19 de Marzo de 2010**

Breve descripción del trabajo a realizar La investigación estará enfocada a circuitos analógicos, mixtos y de radio frecuencia (AMS/RF) incluidos en sistemas complejos on-chip (SoCs), y tendrá dos macroobjetivos: a) el desarrollo de técnicas de diseño adaptativas que permitan el ajuste y/o la calibración de los circuitos frente a variaciones PVT (Process, Voltage, Temperature) y del entorno, b) la búsqueda de soluciones de DfT (Design-for-Test) y BIST. La investigación está financiada por una beca-contrato de 4 años.

Contacto: Dr. Adoración Rueda Rueda

E-mail: rueda@imse-cnm.csic.es

web: <http://www.imse-cnm.csic.es>

key words **Analog, Mixed-signal and RF Design; Integrated circuits in CMOS nanotechnologies; Calibration and self-calibration techniques; Test techniques.**

Deadline **March 19th, 2010**

Short description of the research Research will be focused on analog, mixed-signal and radio frequency integrated circuits, with two macroobjectives: a) to develop design techniques for adaptive self-calibration of process, voltage and temperatura variations; b) to look for efficient design-for test and BIST techniques for these type of circuits embedded in SoCs. Research is funded for 4 years.

Contact name: Dr. Adoración Rueda Rueda

E-mail: rueda@imse-cnm.csic.es

web: <http://www.imse-cnm.csic.es>